

PATENT ABSTRACTS OF JAPAN

(11)Publication number : 05-081589
(43)Date of publication of application : 02.04.1993

(51)Int.Cl. G08C 15/06
G08C 19/16
H04Q 9/00

(21)Application number : 03-268218

(71)Applicant : NIPPON SEIKI CO LTD

(22)Date of filing : 19.09.1991

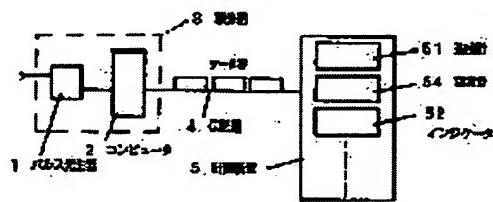
(72)Inventor : KOBAYASHI HISATAKA

(54) MEASURING INSTRUMENT FOR VEHICLE BY MULTIPLEX COMMUNICATION

(57)Abstract:

PURPOSE: To reduce the number of bits of data transmitted to a measuring instrument by using multiplex communication.

CONSTITUTION: In a measuring instrument for vehicle provided with a computer 2 which gate-timeprocesses a pulse signal outputted from a pulse generator 1 outputting the pulse signal proportional to vehicle velocity and transmits it to the measuring instrument device 5 through a transmission line 4, a gate-time frequency is set to be the same frequency as the shortest frequency of the pulse signal. Then, gate time data at respective gate time can be corresponded with the one bit of '1' or '0' and it is outputted to the speed meter 51 of the measuring instrument device 5 as speed data. The speed meter 51 displays speed with processing such as a prescribed frequency counting system, etc., and outputs the piece of data to a mileage recorder 54, which simply integrates/displays the piece of data. Data of speed and integration can be shared and, furthermore, data can be expressed with one bit so that the number of the pieces of data of the transmission line 4 can be reduced.



[Date of extinction of right]

(19) 日本国特許庁 (JP)

(12) 公開特許公報 (A)

(11) 特許出願公開番号

特開平5-81589

(43) 公開日 平成5年(1993)4月2日

(51) Int. Cl. 5
G08C 15/06
19/16
H04Q 9/00

識別記号

H 6964-2F
6964-2F
H 7170-5K

F I

審査請求 未請求 請求項の数1 (全3頁)

(21) 出願番号 特願平3-268218

(22) 出願日 平成3年(1991)9月19日

(71) 出願人 000231512

日本精機株式会社

新潟県長岡市東藏王2丁目2番34号

(72) 発明者 小林 久隆

新潟県長岡市福田町190番1号 日本精機
株式会社アール・アンド・ディ・センター
内

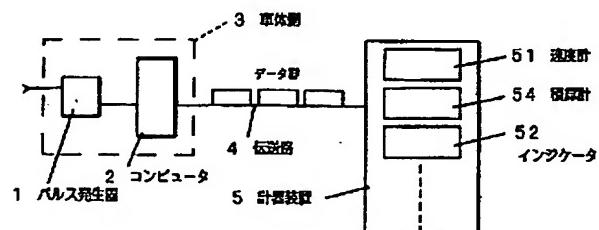
(54) 【発明の名称】多重通信による車両用計器装置

(57) 【要約】

【目的】 多重通信を用いて計器装置へ伝送されるデータの有するビット数を減少させる。

【構成】 車両速度に比例したパルス信号を出力するパルス発生器1から出力されるこのパルス信号をゲートタイム処理し、計器装置5へ伝送路4を介して伝送するコンピュータ2とを備えた車両用計器装置において、前記ゲートタイム周期はパルス信号の最短周期と同周期に設定する。すると各ゲートタイムでのゲートタイムデータは「1」または「0」の1ビットで対応でき、これを速度データとして計器装置5の速度計51に出力し、速度計51は所定の周波数計数方式等の処理で速度を表示とともに、同データを積算計54にも出力し、積算計54はこのデータを単に積算し表示する。

【効果】 速度と積算のデータを共有できさらに1ビットで表すことができるので伝送路4のデータ数を少なくすることができます。



【特許請求の範囲】

【請求項1】 車両速度に比例したパルス信号を出力するパルス発生器と、このパルス信号をゲートタイム処理し、ここで処理されたデータを多重信用データに処理するコンピュータと、この多重信用データを少なくとも速度計と積算計とを含む計器装置に伝送路を介して伝送される車両用計器装置において、前記ゲートタイム周期はパルス信号の最短周期と同周期に設定したことを特徴とする多重通信による車両用計器装置。

【発明の詳細な説明】

【0001】

【産業上の利用分野】 本発明は、車両用多重通信方法の、特に速度データ（もしくは積算データ）を送信する方法に関する。

【0002】

【従来の技術】 近年、車両のシステム化に伴い、車両にかかるデータを車体側に設けたコンピュータによって管理し、必要に応じてそれぞれの制御装置にシリアル伝送路を介してデータを送信する多重通信が注目されている。制御装置には車両の速度やエンジンの回転数等を指示する計器装置やパワーウィンド、ワイパなどがあるが、特に計器装置のデータ伝送方式に関しては、前記走行速度、回転数、インジケータ、ワーニング、走行距離等のデータが所定のビットを有して計器装置へ伝送される。

【0003】

【発明が解決しようとする課題】 前記各データのうち、インジケータやワーニングに関するデータは一つの表示項目について「1」または「0」で対応することができる。例えばサイドブレーキのデータを伝送する場合、サイドブレーキの状態を表示するためのデータは、「ブレーキ有」、「ブレーキ無」を「1」または「0」で対応させればよく、1ビットを有していれば十分であるが、速度や回転数または走行距離といったデータは、量としてのデータを伝送しなければならないためこれらが有するビット数はかなりなものとなり、伝送し終えるまでに比較的時間を有するものである。

【0004】

【課題を解決するための手段】 本発明は上記課題を解決するために、車両速度に比例したパルス信号を出力するパルス発生器と、このパルス信号をゲートタイム処理し、ここで処理されたデータを多重信用データに処理するコンピュータと、この多重信用データを少なくとも速度計と積算計とを含む計器装置に伝送路を介して伝送される車両用計器装置において、前記ゲートタイム周期はパルス信号の最短周期と同周期に設定したことを特徴とする。

【0005】

【実施例】 図1乃至図5に本発明の好適な実施例を図示しこれに基づいて説明する。図1は本発明に用いられる

要部を示したブロック図である。パルス発生器1、コンピュータ2は車体側3に設置されて後述する所定の処理後伝送路4を介して計器装置5へ伝送される。パルス発生器1は車輪の回転数に比例して図3に示すようなパルス信号を出力するもので、コンピュータ2はこのパルス信号の立ち上がりを所定のゲートタイム毎に計数する。

【0006】 このゲートタイムの設定方法は本発明の主要部分であるが、これを図4を参考にして説明すると、このゲートタイムは車両が最高速度で走行している時の

10 周期と同周期に設定する。すると同図の各ゲートタイムに計数されるパルス数は最大「1」であり、この速度からだいに減速して走行していく場合のゲートタイムには「0」の数が徐々に増加していくことが分かる。

【0007】 図1のコンピュータ2は、さらにこのゲートタイム毎に計数されたゲートタイムデータに基づき図2に示したデータ群の、速度データに対応するビットを「1」または「0」に書き込んで伝送路4へ出力する。

【0008】 図2のデータ群は、伝送路4に出力されるデータの形式を簡単に示したもので、データの種類としてはスタートビット、トップビット、パリティビットをはじめ、ワーニングやインジケータ、それに速度や回転数を表すデータとして各1ビットずつが与えられており、ゲートタイム毎にそれぞれのデータが必要に応じて書き変わり計器装置5へ伝送される。したがって図3の第1回目、第6回目、第10回目のゲートタイム時の図2の速度に関するビットは「1」となり、それ以外のゲートタイム時には「0」が書き込まれて出力される。

【0009】 図5は計器装置5の内部を示したもので、各制御装置、すなわち前記した速度計51、インジケータ

30 52、ワーニング53のほか積算計54が設置されている。図2のデータ群はまず処理回路55へ伝送され、スタートビット、トップビット、パリティチェック等や、また所定の制御装置に対応した信号が outputされるよう所定の処理が行われる。

【0010】 ここで特に説明しなければならないのは、速度計51と積算計54のデータの処理方法である。速度計51は、データ群の中の速度に対応するビットを入力し、ビット「1」を入力してからその後のゲートタイムでのビット「1」までの周波数を計数し、その後、デジタル

40 変換、演算処理などの通常の速度計での処理を行う。また積算計54は、速度計51が入力したデータと同じものを入力し、これを単に積算する処理を行う。

【0011】 すなわち、図2のデータ群には積算計54のデータが速度計51のデータと共有化されているということであり、また、データ群のデータを入力した速度計51や積算計54は従来から用いられている両計器に特別な設計の変更も必要とせずにその機能を十分果たすことができる。また、データが1ビットであることからデータ群のビット数を減少させることができる。

50 【0012】 尚、前記実施例では、データ群を図2の様

に設定したが、これに限定されることはない。また速度計51の処理は周波数計数方式、パルス計数方式のどちらにも対応できる。

【0013】

【発明の効果】本発明は、パルス発生器のパルス信号のサンプリング周期を、車両が最高速度で走行している時の周期と同周期に設定したので、伝送路に伝送されるデータ群での速度に対応したデータが有するビットは1ビットで対応でき、さらにこのデータを積算計のデータとして用いることもできるので、データ群のビット数を少なくすることが可能となる。

【図面の簡単な説明】

【図1】要部を示したブロック図。

【図2】データ群を簡単に示した図。

【図3】車体側での信号の処理の様子を説明するための図。

【図4】ゲートタイムを設定したときの説明図。

【図5】計器装置の内部を示したブロック図。

【符号の説明】

1 パルス発生器

2 コンピュータ

10 5 計器装置

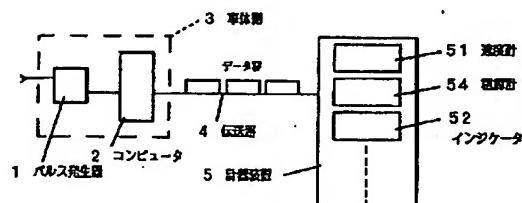
51 速度計

54 積算計

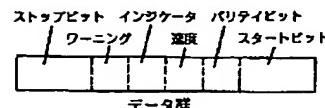
52 インジケータ

55 处理回路

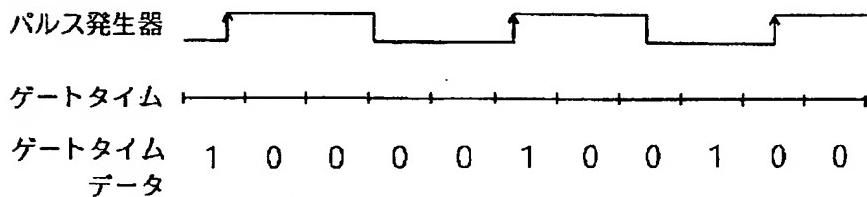
【図1】



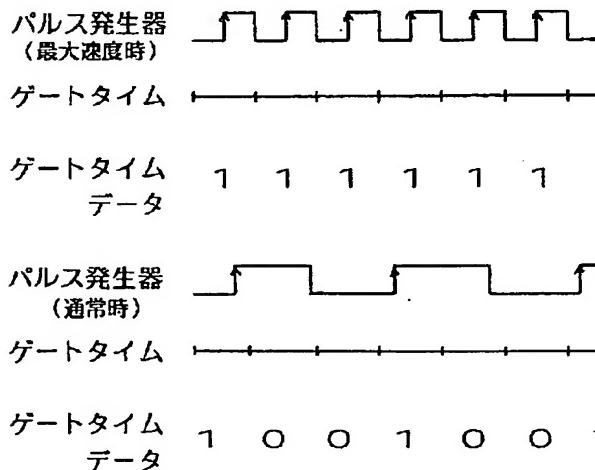
【図2】



【図3】



【図4】



【図5】

